PAT-NO:

JP401122579A

DOCUMENT-IDENTIFIER:

JP 01122579 A

TITLE:

PRINTING CIRCUIT BOARD

PUBN-DATE:

May 15, 1989

INVENTOR-INFORMATION:

NAME

TOGAWA, TAKAYOSHI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

TOSHIBA COMPONENTS CO LTD

N/A

APPL-NO:

JP62280567

APPL-DATE:

November 6, 1987

INT-CL (IPC): H01R009/09

US-CL-CURRENT: 439/83

ABSTRACT:

PURPOSE: To improve the fastening strength of a lead and workability by applying a brazing material to the lower surface of a printing circuit board

surrounding the lead having a convex part at a position corresponding to the inner wall of a through- hole and a collar part on top for contact with the surface of the printing circuit board.

CONSTITUTION: The through-hole 14 of a printing circuit board 11 is fitted with a **lead** 15 having a collar part 15a on top for contact with the surface of the board 11 and a **convex** part 15b at a position corresponding to the inner wall of the through- hole 14, via a brazing material 16. As a result, the top 15a of the lead 15 comes in contact with the surface of the printing circuit board 11 surrounding the through-hole 14, thereby restraining the downward shift of the lead 15. And the braging material for fixing the lower surface of the printing circuit board 11 surrounding the through- hole 14 to the lead 15 restrains the upward shift of the lead 15. Consequently, the lead 15 can be strongly fixed. Furthermore, the brazing material 16 is prevented from flowing upward with the convex part 15b, thereby enabling the avoidance of stain and characteristic deterioration due to the adverse effect of gases from the brazing material 16 and the like upon the packaged part of semiconductor elements.

COPYRIGHT: (C) 1989, JPO&Japio

⑩特許出願公開

⑩ 公 開 特 許 公 報 (A) 平1 - 122579

@Int.Cl.⁴

識別記号

庁内整理番号

❷公開 平成1年(1989)5月15日

H 01 R 9/09

A-6901-5E B-6901-5E

審査請求 未請求 発明の数 1 (全4頁)

匈発明の名称 回路基板

②特 願 昭62-280567

②出 願 昭62(1987)11月6日

⑫発 明 者 外 川

崇 芳

神奈川県横浜市緑区中山町450番地 東芝コンポーネンツ

株式会社横浜工場内

⑪出 願 人 東芝コンポーネンツ株

神奈川県横浜市緑区中山町450番地

式会社

砂代 理 人 弁理士 鈴江 武彦 外2名

明 柳 自

1. 発明の名称

回路基板

2. 特許請求の範囲

リード挿着用のスルホールを有した印刷配線板と、この印刷配線板に挿着され、前配スルホール内壁に対応する位置にふくらみ部を有したリードと、このリード周辺の前記印刷配線板下面に取付けられ前記リードをスルホールに固着するロウ材とを具備することを特徴とする回路基板。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は回路基板に関し、特に印刷配線板にリードを挿入し口ウ材にて固着したものである。

[従来の技術]

従来、回路基板例えばLEDデスプレー用基板 としては、第2図に示す構造になっている。

図中の1は、印刷配線板である。この印刷配線板1の所定の位置には貫通孔2が設けられ、該貫通孔2には例えば導体3が形成されスルホール4

が構成されている。このスルホール4には、上部 にツパ部5 a を有したリード 5 がロウ材 6 を介し て固着されている。

かかる構造の回路基板において、リード5の固 替は該リード5を印刷配線板1の下側よりスルホール4に揮着した後、リード5のツバ部5 aが印 別配線板1の下面で止まったところでロウ材6によりリード5を固着させる。

[発明が解決しようとする問題点]

しかしながら、従来の回路基板によれば、次に 述べる問題点を有する。

①リード 5 がロウ材 6 によってのみ印刷配線板1 のスルホール 4 に固着されているため、固着強度が弱い。

②リード 5 をロウ材 6 により印刷配線板 1 のスルホール 4 に固着する際、リード 5 がスルホール 4 から抜けやすい。

③ロウ材 6 がスルホール 4 を通って印 慰配線板 1 の表面に流れ、半導体素子搭載部にロウ材 6 の ガスなどによる汚染や特性劣化等の不都合が生じ

- 2 -

やすい。

本発明は上記事情に悩みてなされたもので、リードの固着強度を向上するとともに、作業性が良くかつロウ材が印刷配線板表面へ流れることを回避し得る回路基板を提供することを目的とする。
[問題点を解決するための手段と作用]

本発明は、リード挿着用のスルホールを有した印刷配線板と、この印刷配線板に挿着され、前記スルホール内壁に対応する位置にふくらみ部を有したリードと、このリード周辺の前配印刷配線板下面に取付けられ前記リードをスルホールに固着するロウ材とを具備することを要旨とする。

本発明において、リードの頂部がスルホールの頂部がスルホールの頂部がスルホールがである。なり、カードが出た方向へ移動さるのを抑制したの間があるのを抑制により、カードが上方向へ移動さるのを抑制により、リードをロウ材により、リードがぐらつかず固着作業がし易い。更

- 3 -

部15bを有したリード15をロウ材16を介し て固著した構造となっているため、リードの固着 強度が従来よりも向上する。つまり、リード15 の頂部 1 5 a がスルホール 1 4 周辺の印刷配線板 1 1 表面に当接する事によりリード 1 5 が下方向 へ移動するのを抑制し、かつスルホール14周辺 の印刷配線板11下面とリード15を固着するロ ウ材16によりリード15が上方向へ移動するの を抑制し、リードを強固に固着する。また、リー ド15のふくらみ部15bの存在により、リード・ 15をロウ材により固着する際、リード15がぐ らつかず固管作業がし易い。更に、同様な理由に より、ロウ材16がふくらみ都15bにより上方 へ流れるのを阻止され、もって半導体素子搭載部 にロウ材16のガスなどに起因する汚れや特性劣 化が生ずるのを回避できる。

[発明の効果]

以上詳述した如く本発明によれば、リードの固 替強度を向上するとともに、作業性が良くかつロ ウ材が印刷配線板表面へ流れることを回避し得る に、同様な理由により、ロウ材がふくらみ部により上方へ流れるのを阻止され、もって半導体案子 搭載部にロウ材のガスなどに起因する汚れや特性 劣化が生ずるのを回避できる。

[実施例]

以下、本発明の一実施例に係るLEDデスプレー用基板を第1図を参照して説明する。

図中の11は、印刷配線板である。この印刷配線板11の所定の位置には質通孔12が設けられ、該質通孔12には例えば母部13よるスルホール14には、リード15がロウ材16を介して固着されている。ここで、前記リード15は、頂部に印刷配線板11表面に当接するツバ部15aを有し、かつスルホール14内壁に対応する位置にふくらみ部15bを有している。

しかして、本発明に係る回路基板によれば、印 駅配線板11のスルホール14に、頂部に印刷配 線板11表面に当接するツバ部15aを有し、か つスルホール14内壁に対応する位置にふくらみ

- 4 -

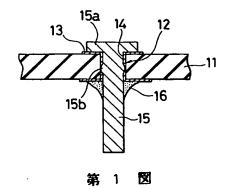
回路基板を提供できる。

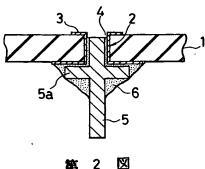
4. 図面の簡単な説明

第1図は本発明の一実施例に係るLEDデスプレー用基板の説明図、第2図は従来のLEDデスプレー用基板の説明図である。

出願人代理人 弁理士 鈴江武彦

- 6 -





2

63.4.21

特許庁長官 小川邦 夫 殿

- 1. 事件の表示 特願昭62-280567号
- 2. 発明の名称 回路基板
- 3. 補正をする者 事件との関係 特許出願人 東芝コンポーネンツ株式会社
- 4. 代理人 東京都千代田区霞が関3丁目7番2号 UBEビル 〒 100 電話 03 (502) 3181 (大代表) 弁理士
- 5. 自発補正
- 6. 補正の対象



- 7. 補正の内容
 - (1) 特許請求の範囲を別紙の如く訂正する。
- 明細書第3頁7行目「本発明は」以下同頁 12行目「要旨とする。」までの文書を次のよう に訂正する。

記

「本発明は、リード挿着用のスルホールを有し た印刷配線板と、この印刷配線板に揮着され、前 記スルホール内壁に対応する位置にふくらみ部を 有しかつ頂部が前記印刷配線板表面に当接するツ パ部を有したリードと、このリード周辺の前記印 刷配線板下面に取付けられ前記リードをスルホー ルに固替するロウ材とを具備することを要旨とす

2. 特許請求の範囲

リード押籍用のスルホールを有した印刷配線板と、この印刷配線板に押籍され、前記スルホール内壁に対応する位置にふくらみ部を有しかつ頂部が前記印刷配線板表面に当接するツバ部を有したリードと、このリード周辺の前記印刷配線板下面に取付けられ前記リードをスルホールに固着するロウ材とを具備することを特徴とする回路基板。

出願人代理人 弁理士 鈴 江 武 彦